

PATENT

10664 U.S. PRO  
09/648191  
08/23/00

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

EXPRESS MAIL NO. EL483172713US

Applicant : Yang-Woon Na, and Jong-Hun You  
Application No. : To be assigned  
Filed : August 23, 2000  
Title : FLAT PANEL DISPLAY AND METHOD OF  
FABRICATING SAME

Grp./Div. : To be assigned  
Examiner : To be assigned

Docket No. : 40176/DBP/Y35

LETTER FORWARDING CERTIFIED  
PRIORITY DOCUMENT

Assistant Commissioner for Patents  
Washington, D.C. 20231

Post Office Box 7068  
Pasadena, CA 91109-7068  
August 23, 2000

Commissioner:

Enclosed are certified copies of Korean patent Application Nos. 1999-35034, 1999-44602, and 2000-80, which were filed on August 23, 1999, October 14, 1999, and January 3, 2000, respectively, the priority of which is claimed in the above-identified application.

Respectfully submitted,

CHRISTIE, PARKER & HALE, LLP

By D Bruce Prout  
D. Bruce Prout  
Reg. No. 20,958  
626/795-9900

DBP/aam

Enclosure: Certified copies of patent applications  
AAM PAS269413.1.\*-8/23/00 11:00 AM

1c864 U.S. PTO  
09/648191  
08/23/00



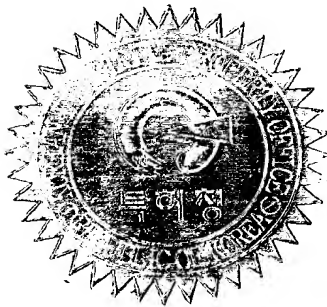
별첨 사본은 아래 출원의 원본과 동일함을 증명함.

This is to certify that the following application annexed hereto  
is a true copy from the records of the Korean Industrial  
Property Office.

출원 번호 : 특허출원 1999년 제 35034 호  
Application Number

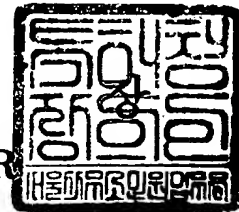
출원 년 월 일 : 1999년 08월 23일  
Date of Application

출원 인 : 삼성에스디아이 주식회사  
Applicant(s)



2000    년    08    월    11    일

특    허    청  
COMMISSIONER



<b>【서류명】</b>	출원인정보변경 (경정)신고서
<b>【수신처】</b>	특허청장
<b>【제출일자】</b>	19991207
<b>【출원인】</b>	
<b>【명칭】</b>	삼성에스디아이 주식회사
<b>【출원인코드】</b>	119980018058
<b>【대리인】</b>	
<b>【성명】</b>	이영필
<b>【대리인코드】</b>	919980003346
<b>【변경사항】</b>	
<b>【경정항목】</b>	한글 성명(명칭)
<b>【경정전】</b>	삼성전관 주식회사
<b>【경정후】</b>	삼성에스디아이 주식회사
<b>【변경사항】</b>	
<b>【경정항목】</b>	영문 성명(명칭)
<b>【경정전】</b>	SAMSUNG DISPLAY DEVICE CO., LTD.
<b>【경정후】</b>	SAMSUNG SDI CO., LTD.
<b>【변경사항】</b>	
<b>【경정항목】</b>	인감
<b>【경정전】</b>	
<b>【경정후】</b>	
<b>【취지】</b>	특허법시행규칙 제9조·실용신안법시행규칙 제12조·의장법 시행규칙 제28조 및 상표법시행규칙 제23조의 규정에 의하 여 위와 같이 신고합니다.

【서류명】	특허출원서		
【권리구분】	특허		
【수신처】	특허청장		
【제출일자】	1999.08.23		
【발명의 명칭】	평판 디스플레이 장치		
【발명의 영문명칭】	FLAT PANEL DISPLAY DEVICE		
【출원인】			
【명칭】	삼성전관 주식회사		
【출원인코드】	1-1998-001805-8		
【대리인】			
【성명】	김원호		
【대리인코드】	9-1998-000023-8		
【포괄위임등록번호】	1999-000513-0		
【대리인】			
【성명】	이상헌		
【대리인코드】	9-1998-000453-2		
【포괄위임등록번호】	1999-000525-2		
【발명자】			
【성명의 국문표기】	나양운		
【성명의 영문표기】	NA, Yang Woon		
【주민등록번호】	700305-1460210		
【우편번호】	442-400		
【주소】	경기도 수원시 팔달구 망포동 44-2번지		
【국적】	KR		
【취지】	특허법 제42조의 규정에 의하여 위와 같이 출원합니다. 대 리인 호 (인) 대리인 이상헌 (인)		
【수수료】			
【기본출원료】	20	면	29,000 원
【가산출원료】	3	면	3,000 원
【우선권주장료】	0	건	0 원
【심사청구료】	0	항	0 원
【합계】	32,000	원	

【첨부서류】

1. 요약서·명세서(도면)\_1통 2. 위임장\_1통

**【요약서】****【요약】**

전자원으로 방출된 전자의 흐름을 제어하기 위한 포커스 전극을 갖는 평판 디스플레이 장치로서, 페이스 플레이트와; 이 페이스 플레이트에 연결되어 밀폐 용기를 형성하는 백 플레이트와; 상기 용기로부터 빛을 발광하는 수단과; 상기 백 플레이트측에 배치되는 전자원에 대응되어 이 전자원이 상기 페이스 플레이트측으로 노출되도록 하는 복수의 구멍부를 갖고 상기 백 플레이트 위에 배치되는 프레임과; 상기 용기 상에 설정되는 비표시 영역에 대응하여 상기 프레임에 형성되는 복수의 스페이서와; 상기 프레임의 일면에 형성되어 상기 전자원에서 방출된 전자의 흐름을 제어하는 포커스 전극을 포함하여 이루어진다.

**【대표도】**

도 11

**【색인어】**

평판 디스플레이, 전자 방출원, 에미터, 포커스 전극, 스페이서

**【명세서】****【발명의 명칭】**

평판 디스플레이 장치{FLAT PANEL DISPLAY DEVICE}

**【도면의 간단한 설명】**

도 1은 본 발명의 실시예에 따른 평판 디스플레이 장치를 도시한 단면도이고,

도 2은 본 발명의 실시예에 따른 프레임을 도시한 사시도이고,

도 3은 본 발명의 실시예에 따른 스페이서의 형상을 설명하기 위해 도시한 사시도이고,

도 4 내지 도 9는 본 발명의 실시예에 따른 프레임의 형성 단계를 설명하기 위해 도시한 개략도이고,

도 10은 본 발명의 실시예에 따른 포커스 전극이 프레임 상에 형성된 상태를 도시한 사시도이고,

도 11은 본 발명의 실시예에 따른 프레임이 백 플레이트 위에 장착된 상태를 도시한 사시도이고,

도 12는 본 발명의 다른 실시예에 따른 평판 디스플레이 장치를 도시한 단면도이다.

**【발명의 상세한 설명】****【발명의 목적】****【발명이 속하는 기술분야 및 그 분야의 종래기술】**

<8> 본 발명은 평판 디스플레이 장치에 관한 것으로서, 보다 상세하게 말하자면 전자원

으로부터 방출에 전자의 흐름을 제어하기 위한 포커싱 전극을 갖는 평판 디스플레이 장치에 관한 것이다.

- <9> 일반적으로 평판 디스플레이(FPD; Flat Panel Display) 장치는, 페이스 플레이트(faceplate), 백 플레이트(backplate) 및 사이드 벽(side wall)의 조합으로 밀폐 용기를 구성하고 이 용기의 내부를 대략  $10^{-7}$  torr 정도의 진공 상태로 유지하여 외관을 형성한다.
- <10> 이러한 평판 디스플레이 장치는, 양 플레이트 사이에 형성되는 내부 압력과 외부 대기압과의 압력 차이로 인해 다른 디스플레이보다 상기한 간격을 균일하게 유지하는 것이 어려우므로, 통상 용기 내부에 디스플레이의 셀갭을 유지하도록 하는 스페이서를 적어도 하나 이상으로 배치하게 된다.
- <11> 또한, 상기 평판 디스플레이 장치가 고전압용으로 이루어지는 경우, 상기 양 플레이트의 사이 간격은 대략 1mm 이상으로 커지게 되는데, 이 때에는 전자원에서 방출된 전자가 해당 픽셀 형광체에 제대로 전달되지 못하고, 주변 다른 픽셀의 형광체를 때려 발광시키는 경우가 있게 된다. 이에 따라, 종래의 고전압용 평판 디스플레이 장치에 있어서는 상기한 현상을 미연에 방지하기 위해, 전자의 흐름을 제어하도록 하는 포커스 전극을 구비하고 있다.
- <12> 이러한 점들을 고려하여 종래에 제시된 평판 디스플레이 장치에 대한 기술로는, 미국 특허 제 5,650,690 호에 기재된 전계 방출장치(field emission device)를



들 수 있다. 이 전계 방출장치에서는, 페이스 플레이트 상에 마련되는 그립퍼(gripper)와 백 플레이트 상에 마련되는 로케이터(locator) 사이에 스페이서 벽(spacer wall)을 장착하여 장치의 내부 공간을 유효하게 유지하도록 하는 반면, 에미터 주위로 이 에미터로부터 출사된 전자의 흐름을 제어할 수 있도록 포커스 전극을 형성해 놓고 있다.

<13> 그런데, 상기 기술에서는 상기한 로케이터 및 포커스 그리드 전극을 플레이트 상에 감광성 물질을 스핀 코팅이나 스크린 프린터로 배치하고, 이에 대해 포토리소그래피 공정을 실시함으로써 형성하게 되는데, 이러한 공정상에는 전극을 이루는 감광성 물질과 플레이트를 이루는 물질간의 열팽창 계수의 상이함으로 인해 재질 자체의 변형이 우려되고, 진공 증착후 상기 재질에 숨어 있는 수분들이 천천히밖으로 나오면서 미세한 에미터에 손상을 입혀 디바이스의 수명을 단축시킬 가능성이 높다. 뿐만 아니라 상기 기술에서는 고가인 페이스트를 수십  $\mu\text{m}$  이상 올리므로써 전극을 형성하게 되므로, 이에 따른 제품의 가격 상승도 초래된다.

#### 【발명이 이루고자 하는 기술적 과제】

<14> 따라서, 본 발명은 이와 같은 문제점을 감안하여 안출된 것으로서, 본 발명의 목적은, 제조 공정에 따른 제품 손상 방지 및 가격 상승 초래를 방지할 수 있도록 한 신규한 구조의 평판 디스플레이 장치를 제공함에 있다.

<15> 이에 본 발명은 상기 목적을 실현하기 위하여,

<16> 페이스 플레이트와; 이 페이스 플레이트에 연결되어 밀폐 용기를 형성하는 백 플레이트와; 상기 용기로부터 빛을 발광하는 수단과; 상기 백 플레이트측에 배치되는 전자원에 대응되어 이 전자원이 상기 페이스 플레이트측으로 노출되도록 하는 복수의 구멍부를

갖고 상기 백 플레이트 위에 배치되는 프레임과; 상기 용기 상에 설정되는 비표시 영역에 대응하여 상기 프레임에 형성되는 복수의 스페이서와; 상기 프레임의 일면에 형성되어 상기 전자원에서 방출된 전자의 흐름을 제어하는 포커스 전극을 포함하는 평판 디스플레이 장치를 제안한다.

<17> 이와 같이 형성되는 상기 평판 디스플레이 장치는, 상기 포커스 전극이 상기 백 플레이트에 직접 형성되지 않고 상기 백 플레이트와 별개를 이루는 프레임 상에 형성됨에 따라 그 제조시 일어나는 폐해를 방지할 수 있게 된다.

<18> 또한, 이 때, 상기 스페이서가 프레임 상에 형성되어 있는 관계로, 상기 스페이서를 상기 백 플레이트에 일일이 고정시킬 필요 없이 상기 프레임을 상기 백 플레이트에 정위치시키는 과정 하나로, 상기 스페이서를 원하는 위치에 손쉽게 배치시킬 수 있게 되므로, 스페이서에 대한 작업 공정을 편리하면서도 용이하게 이룰 수 있게 된다

<19> 이러한 평판 디스플레이 장치를 위해, 본 발명은,

<20> 기판의 일면에 캐소드 전극을 형성하는 단계와; 이 캐소드 전극 위에 전자 방출원인 에미터를 형성하는 단계와; 상기 기판 위로, 상기 에미터에 대응되는 구멍부를 가지며 비표시 영역에 셀갯을 유지하기 위한 스페이서를 가지고, 일면에 상기 에미터에서 방출된 전자 흐름을 제어하도록 하는 포커스 전극을 형성한 프레임을 배치하는 단계와, 일면에 애노드 전극과 형광층이 형성된 다른 기판을 상기 기판에 결합시켜 밀폐 용기를 형성하는 단계가 포함된 평판 디스플레이 장치의 제조방법을 제안한다.

#### 【발명의 구성 및 작용】

<21> 이하, 본 발명을 명확히 하기 위한 바람직한 실시예를 첨부한 도면에 의거하여 설

명하도록 한다.

<22> 도 1은 본 발명의 실시예에 따른 평판 디스플레이 장치를 도시한 단면도로서, 본 실시예에서는 전계 방출 디스플레이(FED)를 평판 디스플레이 장치의 예로 하여 설명한다.

<23> 도시된 바와 같이 상기 전계 방출 디스플레이는, 페이스 플레이트(1)와 이 페이스 플레이트(1)와 소정의 간격을 두고 평행하게 배치되는 백 플레이트(3)를 결합시켜 밀폐 용기를 형성하는 바, 이의 밀폐 용기 형성시, 상기 페이스 플레이트(1)와 백 플레이트(3) 사이에는 통상 사이드 글라스(5)가 개재된다.

<24> 이러한 밀폐 용기에 있어, 상기 페이스 플레이트(1)에는, 애노드 전극(6) 위로 슬러리법 또는 스크린 프린팅법에 의해 형성된 R,G,B 형광층(7)이 배치되고, 이 형광층(7) 사이에는 블랙 매트릭스(9)가 배치된다. 이와 함께 상기 백 플레이트(3)에는, 상기 형광층(7)을 타격하여 소정의 빛을 발하게 하는 전자의 방출원으로서 에미터(11)가 캐소드 전극(12) 상에 소정의 패턴을 유지하여 형성되어 있다.

<25> 또한, 상기 전계 방출 디스플레이에는 상기 에미터(11)에서 방출된 전자의 흐름을 제어하기 위한 포커스 전극(13)이 더욱 형성되어 있는 바, 이 포커스 전극(13)은 상기 백 플레이트(3) 위에 장착되는 프레임(15) 상에 형성된다.

<26> 이의 포커스 전극(13)과 프레임(15)를 보다 구체적으로 설명하면, 우선 상기한 프레임(15)은, 도 2를 통해 더욱 알 수 있듯이, 상기 백 플레이트(3)에 대응되어 소정의 크기를 갖고 형성되면서 또한 그 내측으로는 복수의 구멍부(15a)를 형성하고 있다. 여기서 이 구멍부(15a)는 상기 전계 방출 디스플레이의 픽셀, 다시 말해, 상기 형광층(7) 및

에미터(11)에 대응되어 형성된다. 또한, 상기 프레임(15)에는 상기한 구멍부(15a) 이외에도 상기 밀폐 용기의 셀갯을 유지하도록 하기 위한 스페이서(17)가 더욱 형성된다.

<27> 여기서 상기 스페이서(17)는, 상기 밀폐 용기 상에 설정되는 비표시 영역에 맞추어 상기 프레임(15)에 일체로 형성되며, 이의 형상은 우선적으로, 도면에서와 같이 원 기둥체로 이루어 질 수 있으나, 이는 도 3에 도시한 바와 같이, 직사각형이나 십자형의 기둥체 또는 얇은 시트 모양으로 이루어지는 것도 가능하다.

<28> 이 뿐만 아니라, 상기 프레임(15)의 일측부에는 상기 스페이서(17)의 높이와 같은 높이를 지니는 지지체(19)가 일체로 형성되고 있는데, 이는 상기 스페이서(17)와 더불어 상기 밀폐 용기의 셀갯을 유지하도록 하는 역할을 담당한다.

<29> 한편, 상기한 프레임(15)의 형성은, 감광성 유리를 노광 및 에칭처리하여 이루는 것이 바람직하다. 도 4 내지 도 9는 상기 프레임(15)의 형성 단계를 설명하기 위해 도시한 개략도로서, 이의 도면에서는 편의상 상기 프레임(15)에 형성된 하나의 구멍부(15a) 부위를 기준하여 도시하였다.

<30> 도면을 참조하여 상기 프레임(15)의 형성 단계를 설명하면, 우선, 소정의 두께를 갖는 감광성 유리(21)가 제공되고, 이 유리(21)를 사이에 두고 마스크(23,25)가 대향 배치된다. 여기서 상기 마스크(23,25)에는 임의의 패턴을 갖는 구멍부(23a,25a)가 각기 형성되어 있다.

<31> 다음으로는 상기 마스크(23,25)를 사용하여 상기 감광성 유리(21)에 대한 노광 작업(약, 30분간)이 이루어지며, 이 노광 단계가 끝나게 되면 상기 감광성 유리(21)는 열처리용 노로 이동되어 2단계의 열처리(500℃ 분위기에서 1시간, 600℃ 분위기에서

1시간)가 진행된다. 이 열처리 단계 이후, 상기 감광성 유리(21)의 일측면에는 포토 레지스트로 이루어진 과에칭 방지층(27)이 형성되는데, 이 방지층(27)은 다음 공정인 에칭 단계에서 상기 감광성 유리(21)의 일측 부위가 과도하게 에칭되는 것을 방지할 목적으로 형성된다.

<32>      상기 방지층 형성 단계에 이어 상기 감광성 유리(21)의 에칭 단계 - HF 10%의 에칭액에 상기 감광성 유리를 10~40분 정도 담겨 놓고 실시 - 가 실시되면, 상기 감광성 유리(21)는 열처리된 부위가 제거되면서 도 8에 도시된 바와 같은 형태를 갖게 되는 바, 이후 상기 방지층(27)의 제거 단계가 이루어지면, 상기 감광성 유리(21)는, 스페이서(17)가 형성된 프레임(15)으로서 최종 완성되게 된다.

<33>      이상과 같은 단계를 거쳐 상기 프레임(15)이 형성되는 반면, 상기한 포커스 전극(14)은, 도 10에 도시된 바와 같이, 상기 스페이서(17)가 형성된 상기 프레임(15)의 일면으로 소정의 두께를 갖고 형성된다. 이 때, 이 포커스 전극(14)은 알루미늄(Al) 또는 인듐 틴 옥사이드(ITO)를 이베포레이터(evaporator)로 디포지션하여 형성하는 것이 바람직하다.

<34>      도 11은 상기한 프레임(15)이 상기 백 플레이트(3) 위에 탑재된 상태를 도시한 사시도로서, 도시된 것처럼, 상기 프레임(15)은 상기 백 플레이트(3) 위에 장착될 때에, 이 백 플레이트(3) 상에 형성된 상기한 에미터(11)가 상기 구멍부(15a) 내에 배치되도록 하여 상기 백 플레이트(3) 위에 올려지게 된다. 물론, 이 때, 상기 스페이서(17)는, 상기 밀폐 용기의 비표시 영역에 대응하여 자연스럽게 배치된다. 다시 말해, 본 발명에 따른 평판 디스플레이 장치를 제조할 때에는 상기 프레임(15)을 상기 백 플레이트(3) 위에 장착시키는 과정 하나로, 복수의 스페이서(17)에 대한 장착도 손쉽게 이를 수 있게 되

는 것이다.

<35> 다음으로 본 발명의 다른 실시예를 설명하도록 한다. 도 12는 본 발명의 다른 실시예에 따른 전계 방출 디스플레이를 도시한 단면도로서, 그 기본적인 구성은 전술한 예의 전계 방출 디스플레이와 같이 한다. 다만, 이의 실시예에서는 상기 프레임에 형성되는 스페이서의 고정 구조를 달리하고 있다. 즉, 전술한 예에서는 상기 스페이서를 상기 프레임의 일면에 일체로 형성하는 반면, 이번 실시예에서는, 상기 스페이서(17)를 상기 프레임(15)에 일체로 형성하지 않고 상기 프레임(15)에 형성된 스페이서 고정용 홀더(15b)를 이용하여 상기 스페이서(17)를 고정시키게 된다.

<36> 즉, 상기 스페이서 고정용 홀더(15b)는, 상기 프레임(15)에 관통 형성되는 구멍부으로서, 상기 스페이서(17)는 상기 프레임(15)과는 별도로 형성되어 그 일측 부위를 상기 홀더(15b)에 삽입시켜 이에 고정된다. 물론, 이 때 상기 스페이서(17)는 전술한 예와 같이, 원 기둥체를 비롯하여 다양한 형태로 형성될 수 있으며, 상기 홀더(15b)는 상기 스페이서(17)의 형상에 맞추어 가령, 상기 스페이서(17)가 원 기둥체 모양으로 형성될 때에는 원형의 구멍부로, 또한, 상기 스페이서(17)가 사각 기둥체 모양으로 형성될 때에는 사각형의 구멍부 등으로 형성된다.

<37> 한편, 이 실시예에서, 상기 프레임(15)을 형성할 때에는, 상기 스페이서(17)를 일체로 형성하지 않아도 되기 때문에, 전술한 예와는 그 방법을 달리하게 된다. 즉, 이 실시예에서도 감광성 유리를 노광하고 에칭하여 상기 프레임(15)을 형성하나, 상기 프레임(15) 상에 전술한 구멍부(15a)와 상기한 홀더(15b)만을 형성하게 되면 되므로, 노광을 이루기 위한 마스크의 배치는 감광성 유리의 양측면 모두가 아닌 한쪽 면에만 배치하면 되고, 또한, 과에칭 방지층도 형성할 필요가 없게 된다. 물론, 상기 이외의 다른

공정 단계는 전술한 예와 같은 방식으로 이루어진다.

<38> 이처럼 본 발명의 다른 실시예에서는, 상기 프레임(15) 상에 별도로 형성된 스페이서(17)를 고정시키고, 이러한 스페이서(17)를 갖는 프레임(15)를 백 플레이트(3) 위에 장착함으로써, 이에 따른 효과를 지닐 수 있게 된다.

<39> 이상을 통해 본 발명의 바람직한 실시예에 대하여 설명하였으나, 본 발명은 이에 한정되는 것은 아니고 특허 청구의 범위와 발명의 상세한 설명 및 첨부한 도면의 범위 안에서 여러 가지로 변형하여 실시하는 것이 가능하고 이 또한 본 발명의 범위에 속하는 것은 당연하다.

<40> 즉, 본 실시예에서는 앞서 이야기한 바와 같이, 전계 방출 디스플레이를 평판 디스플레이 장치의 예로 하여 설명하였으나, 본 발명은 플랫(flat) 씨알티(CRT) 등 기타 평판 디스플레이 장치에도 적용될 수 있다.

#### 【발명의 효과】

<41> 이상으로 살펴 본 바와 같이, 본 발명에 의한 평판 디스플레이 장치는 스페이서 및 포커스 전극을 플레이트와 연계하여 형성하지 않고 별도로 구비하여 이를 플레이트 상에 배치하게 됨으로써, 종전에 평판 디스플레이 장치가 앓고 있던 제품 손상 및 제조 단가 상승 등의 문제점을 효과적으로 해결할 수 있게 된다.

**【특허청구범위】****【청구항 1】**

페이스 플레이트와;

이 페이스 플레이트에 연결되어 밀폐 용기를 형성하는 백 플레이트와;

상기 용기로부터 빛을 발광하는 수단과;

상기 백 플레이트측에 배치되는 전자원에 대응되어 이 전자원이 상기 페이스 플레이트측으로 노출되도록 하는 복수의 구멍부를 갖고 상기 백 플레이트 위에 배치되는 프레임과;

상기 용기 상에 설정되는 비표시 영역에 대응하여 상기 프레임에 형성되는 복수의 스페이서와;

상기 프레임의 일면에 형성되어 상기 전자원에서 방출된 전자의 흐름을 제어하는 포커스 전극을 포함하는 평판 디스플레이 장치.

**【청구항 2】**

제 1 항에 있어서,

상기 발광수단이, 상기 용기 내로 상기 백 플레이트 위에 형성되는 캐소드 전극과 ;

상기 구멍부 내로 배치되면서 상기 캐소드 전극에 접촉되는 에미터와;

상기 용기 내로 상기 페이스 플레이트 위에 배치되는 애노드 전극과;

이 애노드 전극 위에 형광층을 포함하여 이루어진 평판 디스플레이 장치.



**【청구항 3】**

제 2 항에 있어서,

상기 에미터가, 마이크로 팁 또는 면 타입으로 이루어진 평판 디스플레이 장치.

**【청구항 4】**

제 1 항에 있어서,

상기 스페이서가, 상기 프레임에 일체로 형성된 평판 디스플레이 장치.

**【청구항 5】**

제 1 항에 있어서,

상기 스페이서가, 상기 프레임 위에 형성된 홀더에 끼움 장착되어 이루어진 평판 디스플레이 장치.

**【청구항 6】**

제 4 항 또는 제 5 항에 있어서,

상기 스페이서가, 직사각형, 십자형, 원형의 기둥체 또는 얇은 시트형으로 이루어진 평판 디스플레이 장치.

**【청구항 7】**

제 1 항에 있어서,

상기 프레임의 일측부에 상기 스페이서와 같은 높이를 유지하여 상기 페이스 플레이트에 지지되는 지지체가 일체로 형성된 평판 디스플레이 장치.

**【청구항 8】**

제 1 항에 있어서,

상기 밀폐 용기 내의 진공도가  $10^{-7}$  torr 로 유지되는 평판 디스플레이.

**【청구항 9】**

기판의 일면에 캐소드 전극을 형성하는 단계와;

이 캐소드 전극 위에 전자 방출원인 에미터를 형성하는 단계와;

상기 기판 위로, 상기 에미터에 대응되는 구멍부를 가지며 비표시 영역에 셀갭을 유지하기 위한 스페이서를 가지고, 일면에 상기 에미터에서 방출된 전자 흐름을 제어하도록 하는 포커스 전극을 형성한 프레임을 배치하는 단계와,

일면에 애노드 전극과 형광층이 형성된 다른 기판을 상기 기판에 결합시켜 밀폐 용기를 형성하는 단계가 포함된 평판 디스플레이 장치의 제조방법.

**【청구항 10】**

제 9 항에 있어서,

상기 프레임의 형성을, 감광성 유리를 사이에 두고 소정의 구멍 패턴을 갖는 마스크를 대향 배치하고,

상기 마스크를 통해 상기 감광성 유리를 노광하고,

상기 감광성 유리를 열처리하고,

상기 감광성 유리에 파에칭 방지층을 도포하고,

상기 감광성 유리를 에칭처리하고,

상기 과에칭 방지층을 상기 감광성 유리로부터 제거하는 단계를 포함하여 이루는 평판 디스플레이 장치의 제조방법.

**【청구항 11】**

제 9 항에 있어서,

상기 포커스 전극의 형성을 알루미늄 또는 인듐 틴 옥사이드를 이베포레이터로 디포지션하여 이루는 평판 디스플레이 장치의 제조방법.

**【청구항 12】**

제 9 항에 있어서,

상기 프레임의 형성을, 감광성 유리의 어느 일면으로 소정의 구멍 패턴을 갖는 마스크를 배치하고,

상기 마스크를 통해 상기 감광성 유리를 노광하고,

상기 감광성 유리를 열처리하고,

상기 감광성 유리를 에칭처리하는 단계를 포함하여 이루는 평판 디스플레이 장치의 제조방법.

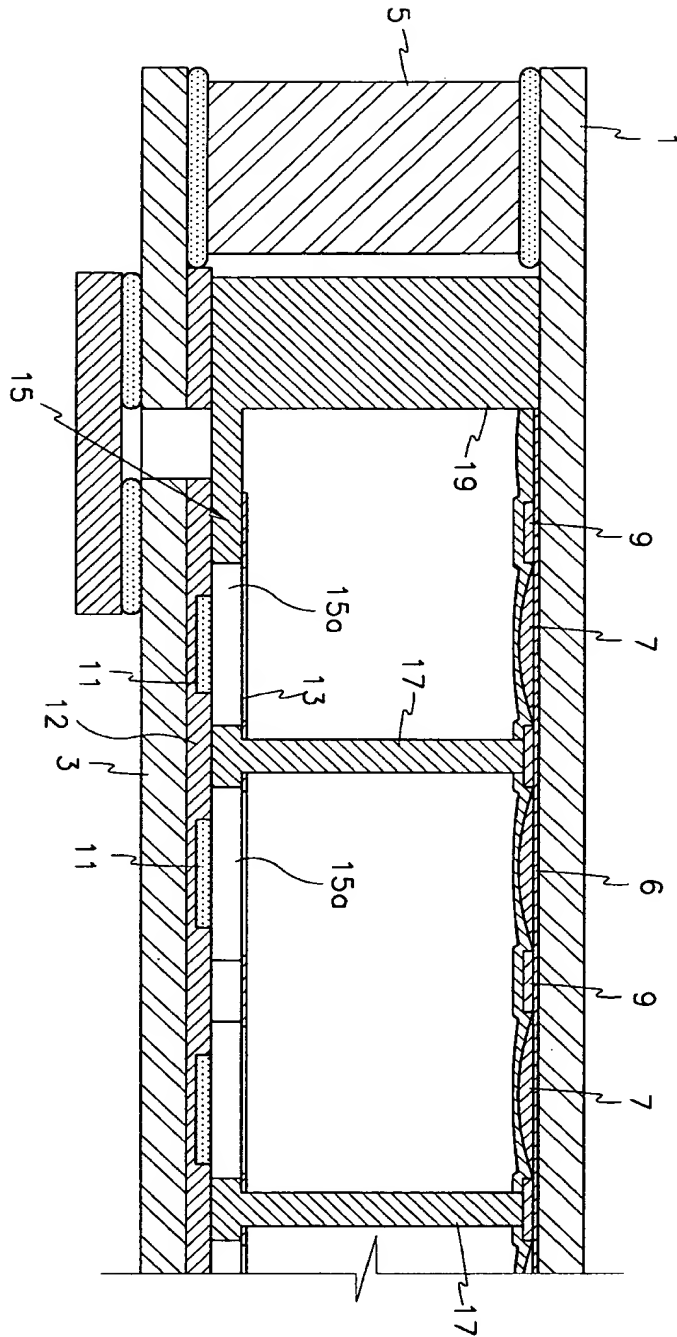
**【청구항 13】**

제 9 항에 있어서,

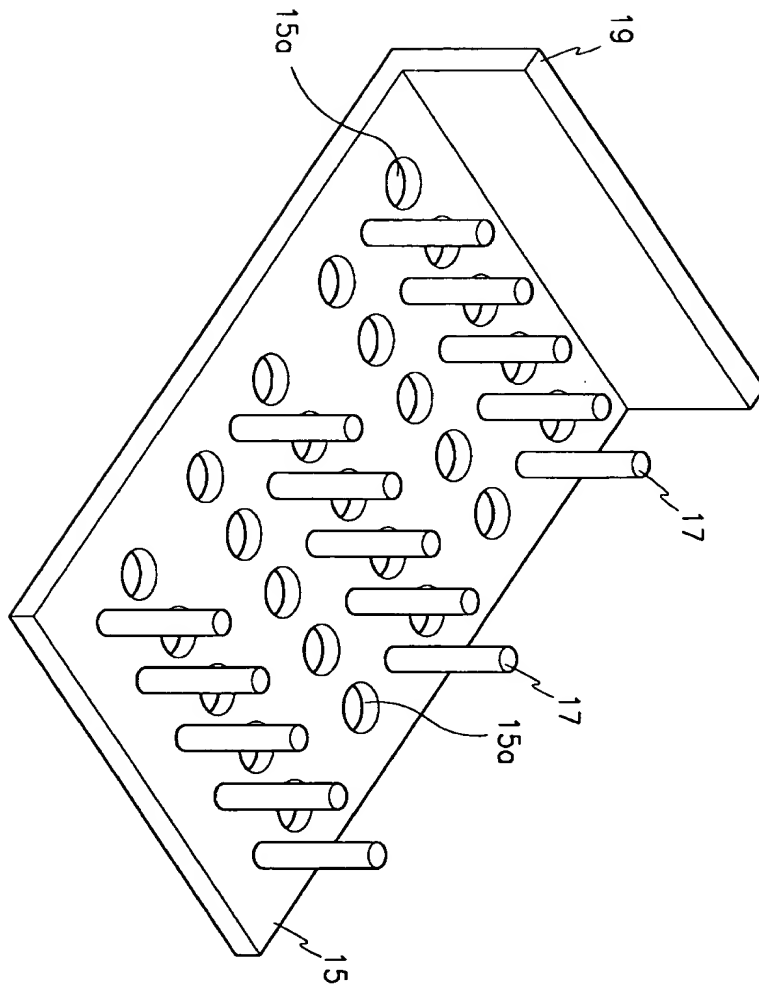
상기 스페이서를, 상기 프레임의 비표시 영역에 형성된 스페이서 고정용 홀더에 삽입시켜 상기 프레임에 고정시키는 평판 디스플레이 장치의 제조방법.

【도면】

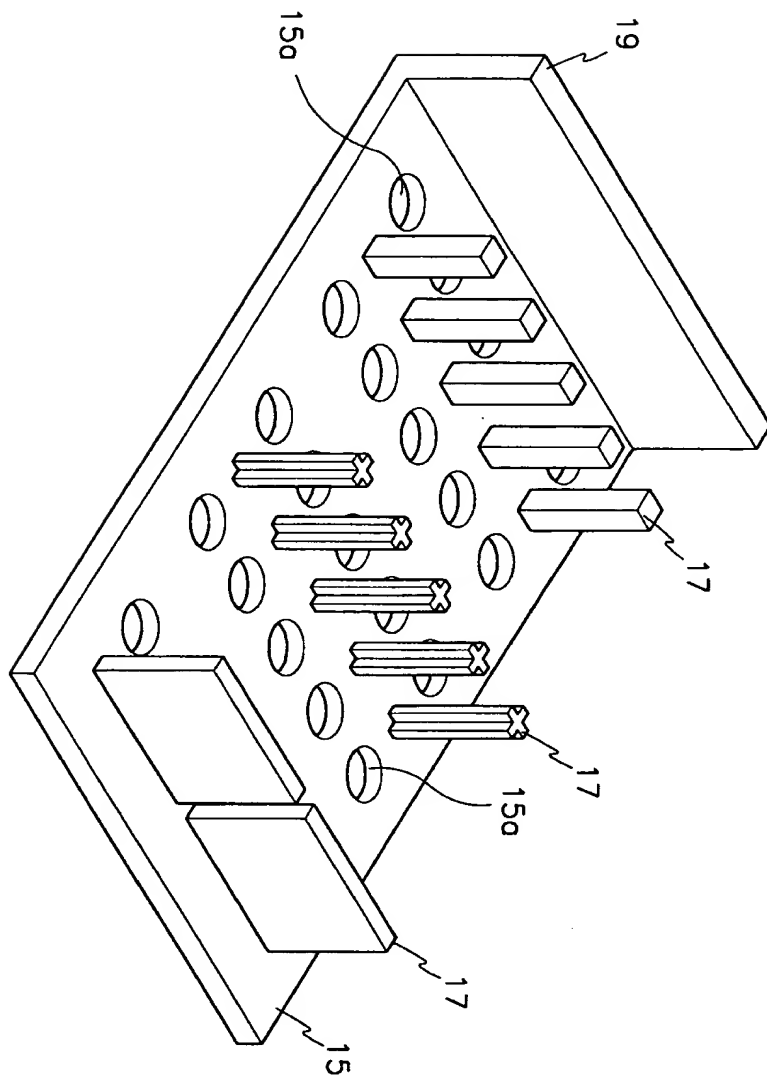
【도 1】



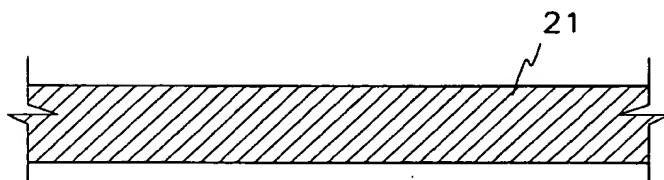
【図 2】



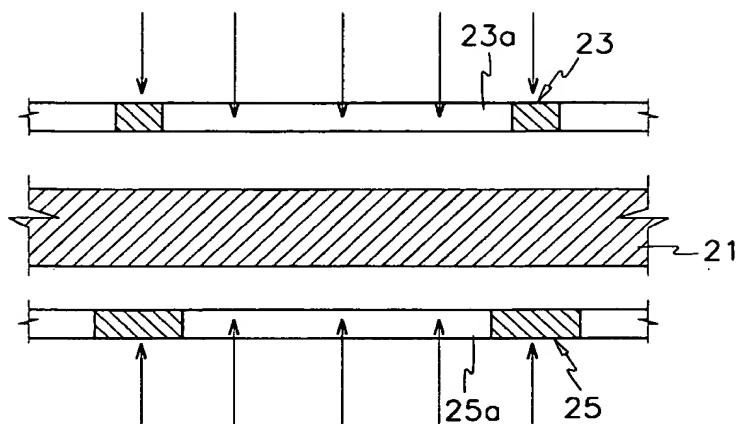
【도 3】



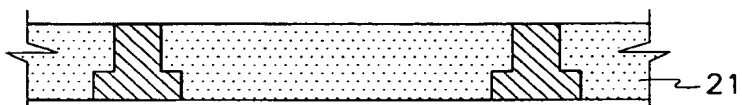
【도 4】



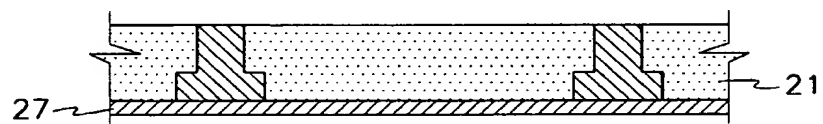
【도 5】



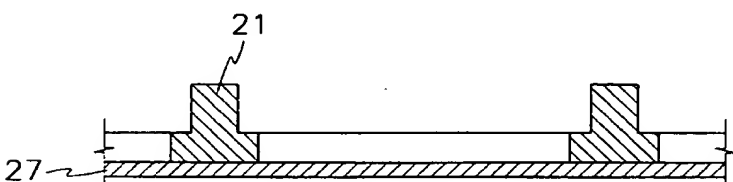
【도 6】



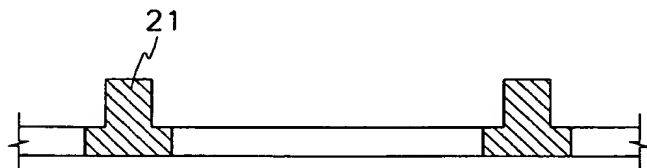
【도 7】



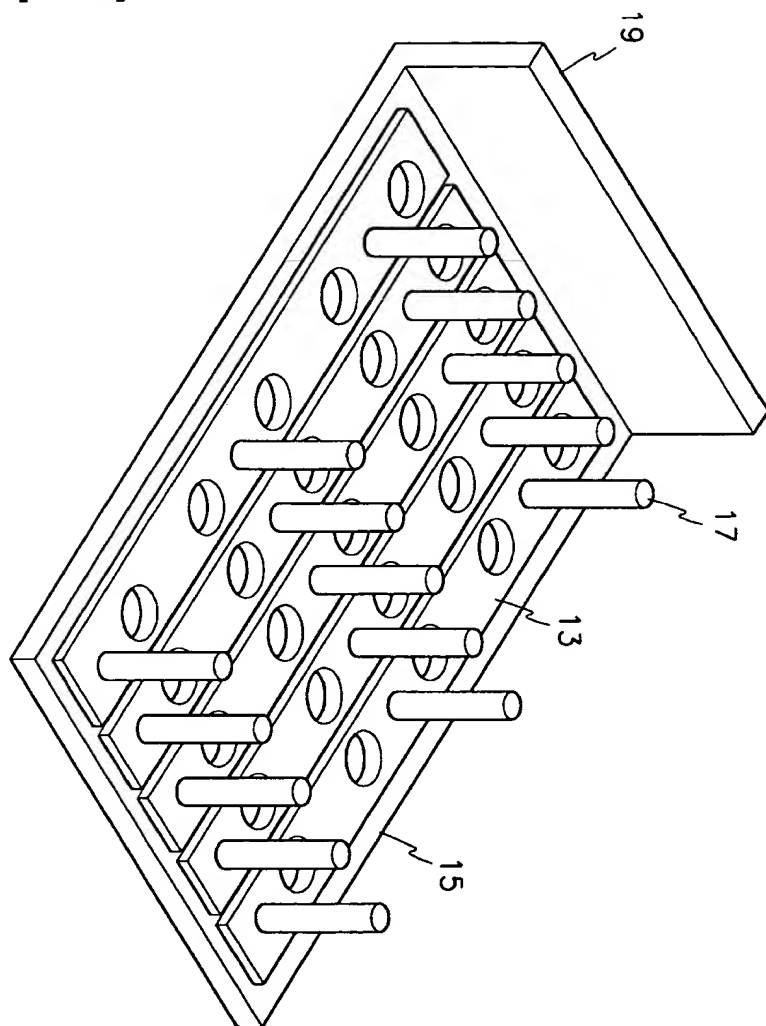
【도 8】



【도 9】

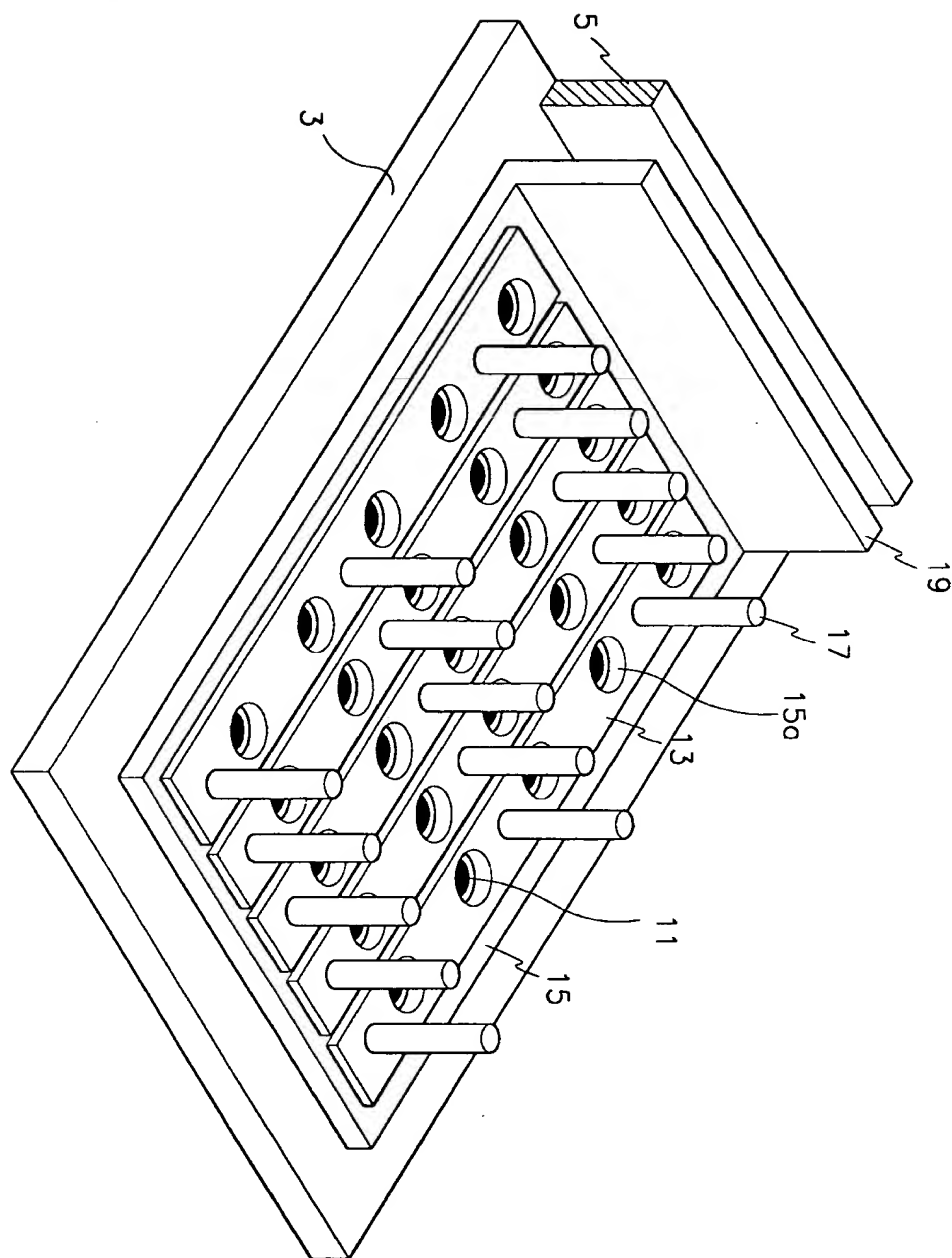


【도 10】





【도 11】



【図 12】

